

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-284642

(43)Date of publication of application : 12.10.2001

(51)Int.CI.

H01L 33/00

(21)Application number : 2000-096495

(71)Applicant : TOYODA GOSEI CO LTD

TOYOTA CENTRAL RES & DEV LAB
INC

(22)Date of filing : 31.03.2000

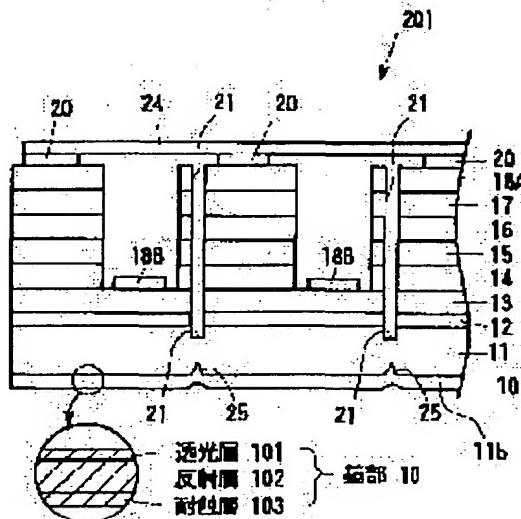
(72)Inventor : KAMIMURA TOSHIYA
NAGASAKA NAOHISA
HASHIMURA MASAKI
HIRANO ATSOU
TADANO HIROSHI
KACHI TORU
HOSOKAWA HIDEKI

(54) GROUP III NITRIDE COMPOUND SEMICONDUCTOR LIGHT EMITTING ELEMENT AND METHOD FOR MANUFACTURING THE SAME

(57)Abstract:

PROBLEM TO BE SOLVED: To mass-produce the semiconductor light emitting element of high luminosity and a long service life at a low cost.

SOLUTION: An isolation groove forming process for cutting and forming the isolation groove 21 of a light emitting element unit, a thinning process for grinding or polishing the substrate 11 of a semiconductor wafer, a sticking process for turning the surface 11b on a substrate side of the wafer to the front and sticking it to an adhesive sheet 24, a scribing process for scribing a division line 25 by the light emitting element unit on the surface 11b and a mirror part film-forming process for successively film-forming the respective layers of a mirror part 10 composed of the three layers of a light transmitting layer 101, a reflection layer 102 and an anticorrosion layer 103 by sputtering or vapor deposition are successively performed. Since the material of the light transmitting layer is film-formed on the sheet as well, gas volatile from an adhesive material is sealed and is not chemically bonded with the metal of the reflection layer 102. Thus, the reflectivity of the reflection layer is excellently maintained. The reflection layer can be a multi-layer structure.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than

[the examiner's decision of rejection or
application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision
of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-284642

(P2001-284642A)

(43)公開日 平成13年10月12日(2001.10.12)

(51)Int.Cl.⁷

H 0 1 L 33/00

識別記号

F I

テ-マコ-ト(参考)

H 0 1 L 33/00

C 5 F 0 4 1

審査請求 未請求 請求項の数15 O.L (全 13 頁)

(21)出願番号 特願2000-96495(P2000-96495)

(22)出願日 平成12年3月31日(2000.3.31)

(71)出願人 000241463

豊田合成株式会社

愛知県西春日井郡春日町大字落合字長畑1
番地

(71)出願人 000003609

株式会社豊田中央研究所

愛知県愛知郡長久手町大字長湫字横道41番
地の1

(72)発明者 上村 俊也

愛知県西春日井郡春日町大字落合字長畑1

番地 豊田合成株式会社内

(74)代理人 100087723

弁理士 藤谷 修

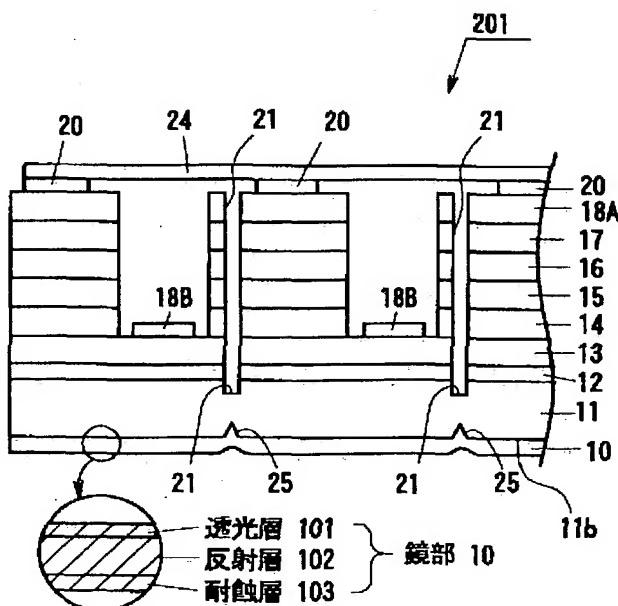
最終頁に続く

(54)【発明の名称】 III族窒化物系化合物半導体発光素子及びその製造方法

(57)【要約】

【課題】 高光度で長寿命の半導体発光素子を低コスト
で量産可能にする。

【解決手段】 発光素子単位の分離溝21を切削形成する
分離溝形成工程と、半導体ウエハの基板11を研削又
は研磨する薄板化工程と、ウエハの基板側の面11bを
表にして粘着シート24に貼り付ける貼り付け工程と、
面11bに発光素子単位に分割線25を野描くスクライ
ブ工程と、透光層101と反射層102と耐蝕層103の
3層より成る鏡部10の各層を順次スパッタリング又
は蒸着により成膜する鏡部成膜工程を順次実行する。こ
の透光層の材料はシート上にも成膜されるので、粘着材
から揮発し易いガスは封止され、反射層102の金属と
は化学結合しなくなる。よって、反射層の反射率は良好
に維持できる。反射層は多層構造でも良い。



【特許請求の範囲】

【請求項 1】 基板の上に III族窒化物系化合物半導体より成る複数の半導体層が結晶成長により積層された半導体発光素子において、前記基板の発光層が位置する側とは反対側の面に、

透光性の金属酸化物又は透光性のセラミックスより成る透光層と、

前記発光層から放出される光を前記基板側に反射する金属製の反射層とを順次積層することにより、鏡部が形成されていることを特徴とする III族窒化物系化合物半導体発光素子。

【請求項 2】 基板の上に III族窒化物系化合物半導体より成る複数の半導体層が結晶成長により積層された半導体発光素子において、前記基板の発光層が位置する側とは反対側の面に、

前記発光層から放出される光を前記基板側に反射する金属製の反射層と、

金属酸化物又はセラミックスより成る耐蝕層とを順次積層することにより、鏡部が形成されていることを特徴とする III族窒化物系化合物半導体発光素子。

【請求項 3】 前記鏡部の最後に積層される層として、更に、金属酸化物又はセラミックスより成る耐蝕層が積層されていることを特徴とする請求項 1 に記載の III族窒化物系化合物半導体発光素子。

【請求項 4】 前記反射層は、

アルミニウム (Al) 、銀 (Ag) 、又はこれらの金属元素の内の少なくとも 1 種類以上を含んだ合金より形成されていることを特徴とする請求項 1 乃至請求項 3 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 5】 前記反射層の膜厚は、

5 nm 以上、20 μm 以下であることを特徴とする請求項 1 乃至請求項 4 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 6】 前記透光層は、

Al_2O_3 、 TiO_2 、 MgO 、 MgCO_3 、 Ta_2O_5 、 ZnO 、 In_2O_3 、 SiO_2 、 SnO_2 、 ZrO_2 等の、透光性の酸化金属又は酸化物より形成されていることを特徴とする請求項 1 、請求項 3 、請求項 4 、又は請求項 5 に記載の III族窒化物系化合物半導体発光素子。

【請求項 7】 前記透光層の膜厚は、

5 nm 以上、10 μm 以下であることを特徴とする請求項 1 、又は、請求項 3 乃至請求項 6 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 8】 前記耐蝕層は、

Al_2O_3 、 TiO_2 、 MgO 、 MgCO_3 、 Ta_2O_5 、 ZnO 、 In_2O_3 、 SiO_2 、 SnO_2 、 ZrO_2 等の、耐蝕性の酸化金属又は酸化物、或いは、

耐蝕性の金属炭化物、金属窒化物又は金属ホウ化物より

形成されていることを特徴とする請求項 2 乃至請求項 7 の何れか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 9】 前記耐蝕層の膜厚は、
5 nm 以上、10 μm 以下であることを特徴とする請求項 2 乃至請求項 8 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 10】 前記基板は、
厚さが 75 μm 以上、150 μm 以下のサファイヤより構成されていることを特徴とする請求項 1 乃至請求項 9 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 11】 前記反射層は、
ロジウム (Rh) 、ルテニウム (Ru) 、白金 (Pt) 、金 (Au) 、銅 (Cu) 、パラジウム (Pd) 、クロム (Cr) 、ニッケル (Ni) 、コバルト (Co) 、チタン (Ti) 、インジウム (In) 、モリブデン (Mo) 、又はこれらの金属元素の内の少なくとも 1 種類以上を含んだ合金より形成されていることを特徴とする請求項 1 乃至請求項 10 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 12】 前記反射層は、
複数の金属層より構成された多層構造を有することを特徴とする請求項 1 乃至請求項 11 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子。

【請求項 13】 請求項 1 乃至請求項 12 のいずれか 1 項に記載の III族窒化物系化合物半導体発光素子の製造方法であって、
前記基板と電極等を有して前記複数の半導体層より成る半導体ウェハの前記基板側の面に、前記透光層、及び／又は、前記反射層、及び／又は、前記耐蝕層より成る前記鏡部の各層を、順次、スパッタリング又は蒸着により成膜する鏡部成膜工程を有することを特徴とする III族窒化物系化合物半導体発光素子の製造方法。

【請求項 14】 前記半導体ウェハを前記半導体発光素子単位に分割するブレーク工程を更に有することを特徴とする請求項 13 に記載の III族窒化物系化合物半導体発光素子の製造方法。

【請求項 15】 前記半導体ウェハを前記電極側から所定の深さまで切削することにより、前記半導体発光素子単位の分離溝を形成する分離溝形成工程と、
前記半導体ウェハの前記基板を所望の厚さにまで研削又は研磨する薄板化工程と、
前記半導体ウェハの前記基板側の面が表側に表れる様に、前記半導体ウェハを粘着シートに貼り付ける貼り付け工程と、
前記半導体ウェハの前記基板側の面に前記半導体発光素子単位に分割線を野描くスクライプ工程と、
前記鏡部成膜工程とを有して、
これらの各工程を本請求項に記載の順序で直列に実行す

ることを特徴とする請求項13又は請求項14に記載のIII族窒化物系化合物半導体発光素子の製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、III族窒化物系化合物半導体発光素子とその製造方法に関し、特に、反射効果等を鑑みて形成される基板裏面の鏡部の構造とその形成方法に関する。

【0002】

【従来の技術】反射効果等を鑑みて基板裏面に鏡部が形成されたIII族窒化物系化合物半導体発光素子、又はその製造方法に関する従来技術としては、公開特許公報

「特開平11-126924：窒化ガリウム系化合物半導体素子の製造方法」や「特開平11-126925」、「特開平5-129658」、「特開平11-261112」に記載されているもの等が一般に知られている。

【0003】図14は、上記の公開特許公報「特開平11-126924：窒化ガリウム系化合物半導体素子の製造方法」で開示されているIII族窒化物系化合物半導体発光素子を例示する半導体発光素子900の模式的な断面図である。薄板状の基板11は、略正方形に形成されている。この基板11の上には、バッファ層12が設けられ、その上にn型コンタクト層13（以下、「高キャリア濃度n⁺層13」といは、単に「n⁺層13」と言う場合がある。）が形成されている。この高キャリア濃度n⁺層13の上にn型クラッド層14が形成されている。

【0004】そして、n型クラッド層14の上にバリア層151と井戸層152とが交互に周期的に積層された多重量子井戸（MQW）構造の発光層15が形成されている。バリア層151は6層、井戸層152は5層である。発光層15の上にはp型クラッド層16が形成されている。さらに、p型クラッド層16の上にはp型コンタクト層17が形成されている。

【0005】又、コンタクト層17の上の透光性の正電極18Aは、コンタクト層17に接合する1層目の薄膜金属層と、この薄膜金属層に接合する2層目の薄膜金属層とで構成されている。n⁺層13上の負電極18Bは、多層構造の複数の金属層より構成されている。更に、正電極18A上の一領域には、金属製の電極パッド20が形成されている。また、基板11（サファイア基板11）の裏面には、膜厚約200nmのアルミニウム（Al）から成る金属層90（鏡部90）が形成されている。

【0006】また、例えば、サファイア等から構成される基板は一般に固いので、半導体ウエハを正確に分離するために、半導体発光素子900の集合体である一連の半導体ウエハ（図略）の基板の上下両面には、上記の各電極形成後、分離溝や分割線（スライブライン）が設けられる。この分離溝を半導体ウエハの電極側の面（上

側）より形成する際には、基板にある程度の強度が要求されるため、基板の厚さは約数百μm程度とされるが、その後、歩留り良く半導体発光素子を分離するために、基板は適当な厚さにまで研磨される。上記の分割線は、この研磨済みの基板裏側の表面（ひょうめん）にスライブされるものである。

【0007】

【発明が解決しようとする課題】しかしながら、この様な従来技術においては製造工程上以下の問題があり、上記の様な反射金属層を有するIII族窒化物系化合物半導体発光素子は、その量産や商用化が容易でなかった。

【0008】（問題点1）分割線の形成手順の問題

以下の理由（障害要因）により、基板裏面の金属層を形成する前に分割線（スライブライン）を半導体ウエハの裏面（基板の裏側表面（ひょうめん））に入れる必要がある。

（理由a）スライビングカッターは、ダイヤモンドの粒（小片）を多数集めて構成されているが、このカッターの刃は、成膜された金属により目詰まりを起こすため、金属層形成後は分割線が形成できない。

（理由b）スライビングカッターの位置合わせを正確に行う際、被切削面上に成膜された金属層が障害となる。また、上記の公開特許公報に掲載されている様な、位置合わせのために金属層を基板裏面の一部分領域には形成しない方法も考えられるが、上記の従来技術におけるこの様な方法によれば、金属層（鏡部）が無く製品化できない半導体発光素子が生じてしまい、歩留りが低下する。

【0009】しかしながら、以下の理由（障害要因）により、金属層90（鏡部90）を形成する前に分割線を半導体ウエハの裏面（基板の裏側表面）に入れる（スライブする）ことは容易でない。

（理由c）半導体ウエハは、通常粘着シートに密着・固定された状態でスライブされるが、その後、粘着シートが付着したままの状態で半導体ウエハの基板面に金属層を成膜させると、成膜処理中に粘着シートの表面上の粘着材から不要なガスが多量に揮発する。このガスは蒸着又はスパッタされる金属と化学的に結合するため、成膜される金属層の、反射率や基板との親和性（密着性）が大きく低下する。

【0010】（問題点2）鏡部の耐蝕性の問題

発光素子をリードフレーム、サブマウント、ステム等の基材にボンディングするために用いる接着剤（例えば、銀を含んだペースト材等）と上記の鏡部の金属層とが接触し、金属層が合金化や酸化等により劣化して、鏡部の反射率が低下することがある。また、ブレーク工程を含めブレーク工程以降の発光素子の取り扱い時に、反射層に傷が付くことがあり、損傷の度合いによっては、反射光の光量が低下したり、或いは反射層が剥離したりする恐れが生じる。

【0011】本発明は、上記の課題を解決するために成されたものであり、その目的は、高光度で長寿命の半導体発光素子を低成本で量産するための、発光素子の構造とその製造方法を提案することである。

【0012】

【課題を解決するための手段】上記の課題を解決するためには、以下の手段が有効である。即ち、第1の手段は、基板の上にIII族窒化物系化合物半導体より成る複数の半導体層が結晶成長により積層された半導体発光素子において、基板の発光層が位置する側とは反対側の面に、透光性の金属酸化物又は透光性のセラミックスより成る透光層と、発光層から放出される光を基板側に反射する金属製の反射層とを順次積層することにより、鏡部を形成することである。

【0013】また、第2の手段は、基板の上にIII族窒化物系化合物半導体より成る複数の半導体層が結晶成長により積層された半導体発光素子において、基板の発光層が位置する側とは反対側の面に、発光層から放出される光を基板側に反射する金属製の反射層と、金属酸化物又はセラミックスより成る耐蝕層とを順次積層することにより、鏡部を形成することである。

【0014】また、第3の手段は、上記の第1の手段において、鏡部の最後に積層される層として、更に、金属酸化物又はセラミックスより成る耐蝕層を積層することである。

【0015】また、第4の手段は、上記の第1乃至第3の何れか1つの手段において、反射層をアルミニウム(A1)、銀(Ag)、又はこれらの金属元素の内の少なくとも1種類以上を含んだ合金より形成することである。

【0016】また、第5の手段は、上記の第1乃至第4の何れか1つの手段において、反射層の膜厚を5nm以上、20μm以下にすることである。

【0017】また、第6の手段は、上記の第1、第3、第4、又は第5の何れか1つの手段において、透光層をAl₂O₃、TiO₂、MgO、MgCO₃、Ta₂O₅、ZnO、In₂O₃、SiO₂、SnO₂、ZrO₂等の、透光性の酸化金属又は酸化物より形成することである。

【0018】また、第7の手段は、上記の第1の手段、又は、上記の第3乃至第6の何れか1つの手段において、透光層の膜厚を5nm以上、10μm以下にすることである。

【0019】また、第8の手段は、上記の第2乃至第7の何れか1つの手段において、耐蝕層をAl₂O₃、TiO₂、MgO、MgCO₃、Ta₂O₅、ZnO、In₂O₃、SiO₂、SnO₂、ZrO₂等の、耐蝕性の酸化金属又は酸化物、或いは、耐蝕性の金属炭化物、金属窒化物又は金属ホウ化物より形成することである。

【0020】また、第9の手段は、上記の第2乃至第8

の何れか1つの手段において、耐蝕層の膜厚を5nm以上、10μm以下にすることである。

【0021】また、第10の手段は、上記の第1乃至第9の何れか1つの手段において、基板を厚さが7.5μm以上、150μm以下のサファイヤより構成することである。

【0022】また、第11の手段は、上記の第1乃至第10の何れか1つの手段において、反射層をロジウム(Rh)、ルテニウム(Ru)、白金(Pt)、金(Au)、銅(Cu)、パラジウム(Pd)、クロム(Cr)、ニッケル(Ni)、コバルト(Co)、チタン(Ti)、インジウム(In)、モリブデン(Mo)、又はこれらの金属元素の内の少なくとも1種類以上を含んだ合金より形成することである。

【0023】また、第12の手段は、上記の第1乃至第11の何れか1つの手段において、反射層を複数の金属層より構成された多層構造にすることである。

【0024】また、第13の手段は、基板と電極等をして複数の半導体層より成る半導体ウェハの基板側の面に、透光層、及び又は、反射層、及び又は、耐蝕層より成る鏡部の各層を、順次、スペッタリング又は蒸着により成膜する鏡部成膜工程を、上記のIII族窒化物系化合物半導体発光素子の製造工程に設けることである。

【0025】更に、第14の手段は、上記の第13の手段において、半導体ウェハを半導体発光素子単位に分割するブレーク工程を更に設けることである。

【0026】また、第15の手段は、上記の第13又は第14の手段において、上記の半導体ウェハを電極側から所定の深さまで切削することにより半導体発光素子単位の分離溝を形成する分離溝形成工程と、半導体ウェハの基板を所望の厚さにまで研削又は研磨する薄板化工程と、半導体ウェハの基板側の面が表側に表れる様に、半導体ウェハを粘着シートに貼り付ける貼り付け工程と、半導体ウェハの基板側の面に半導体発光素子単位に分割線を罫描くスクライブ工程と、上記の鏡部成膜工程とを組み合わせて、これらの各工程を本請求項に記載の順序で直列に実行することである。以上の手段により、前記の課題を解決することができる。

【0027】

【作用及び発明の効果】基板と反射層との間に、透光性の金属酸化物又は透光性のセラミックスより成る透光層を設けることにより、粘着シートからのガスの揮発を抑えることができるので、反射層の反射率の低下を防止することが可能となる。

【0028】また、鏡部の最後に積層される層として、金属酸化物又はセラミックスより成る耐蝕層を積層することにより、鏡部の耐蝕性の問題(前記の問題点2)を解決することができる。これは、本耐蝕層により、反射層が保護されるためである。この耐蝕層の材料としては、反射層と合金化し難く、機械的強度が高く硬質な、

耐蝕性の有るものであれば良く、望ましくは、半田等によりリードフレーム、サブマウント、システム等の基材に確実にボンディングすることが容易なものが良い。この様な条件を満たす材料としては、金属酸化物や、セラミックス等が考えられる。

【0029】また、反射層の材料として、アルミニウム(A1)、銀(Ag)、又はこれらの金属元素の内の少なくとも1種類以上を含んだ合金を選択することにより、極めて反射率の高い反射層を構成することが可能となる。この反射層の膜厚は、5nm以上、20μm以下であれば良い。ただし、より望ましいこの膜厚の範囲は、金属の種類にも若干は依存するものの、概ね30～1000nm程度であり、更により望ましくは50～500nm程度が理想的である。この膜厚が薄過ぎると反射率が低くなり、また、厚過ぎると成膜コスト(金属材料、成膜時間等のコスト)が必要以上に高くなる。

【0030】また、前記の条件を満たす透光層の材料としては、より具体的には、Al₂O₃、TiO₂、MgO、MgCO₃、Ta₂O₅、ZnO、In₂O₃、SiO₂、SnO₂、ZrO₂等の、透光性の酸化金属又は酸化物等が考えられる。この透光層の膜厚は、5nm以上、10μm以下であれば良い。ただし、より望ましいこの膜厚の範囲は、材料の種類にも依存するものの、概ね10～500nm程度であり、更により望ましくは20～300nm程度が理想的である。この膜厚が薄過ぎると基板との密着性が弱くなり、また、厚過ぎるとその厚さに応じて透光量が徐々に低下すると共に、成膜コスト(材料、成膜時間等のコスト)が必要以上に高くなる。

【0031】また、前記の条件を満たす耐蝕層の材料としては、より具体的には、Al₂O₃、TiO₂、MgO、MgCO₃、Ta₂O₅、ZnO、In₂O₃、SiO₂、SnO₂、ZrO₂等の、耐蝕性の酸化金属又は酸化物、或いは、耐蝕性の金属炭化物、金属窒化物又は金属ホウ化物等が考えられる。この耐蝕層の膜厚は、5nm以上、10μm以下であれば良い。ただし、より望ましいこの膜厚の範囲は、材料の種類にも依存するものの、概ね30～500nm程度であり、更により望ましくは50～300nm程度が理想的である。この膜厚が薄過ぎると鏡部の耐蝕性の問題(前記の問題点2)が表面化し、また、厚過ぎると成膜コスト(材料、成膜時間等のコスト)が必要以上に高くなる。

【0032】また、基板を厚さが75μm以上、150μm以下のサファイヤより構成することにより、分割線(スクライブライン)を彫刻するスクライブ工程と、その後のスクライブ工程において、歩留り良く半導体チップを分離することができる。ただし、この基板のより望ましい厚さは、80～110μm程度であり、更により望ましくは、約85～100μm程度が理想的である。この基板の厚さが厚過ぎると歩留りが低下し、また、この

基板の厚さが薄過ぎると、その後の洗浄工程やスクライブ工程に十分に耐え得る基板の強度を得ることができなくなる。

【0033】また、反射層をロジウム(Rh)、ルテニウム(Ru)、白金(Pt)、金(Au)、パラジウム(Pd)、クロム(Cr)、ニッケル(Ni)、コバルト(Co)、チタン(Ti)、インジウム(In)、モリブデン(Mo)、又はこれらの金属元素の内の少なくとも1種類以上を含んだ合金より形成することによっても上記の作用効果をある程度まで有効に得ることができる。

【0034】中でも特にロジウム(Rh)は、銀(Ag)やアルミニウム(A1)程ではないが、反射率が高い金属であるため、反射層には有用な金属である。また、ロジウム(Rh)は、銀(Ag)やアルミニウム(A1)よりも固い金属であるため、スクライビングカッターの目詰まりが生じ難い。このため、反射層をロジウム(Rh)で構成することにより、前記の分割線の形成手順の問題(前記の問題点1)の理由aを排除することが可能となる。

【0035】また、ロジウム(Rh)、ルテニウム(Ru)、白金(Pt)、金(Au)、ニッケル(Ni)、コバルト(Co)、パラジウム(Pd)は、比較的耐蝕性に優れた金属であるため、前記の耐蝕層を形成しない場合に、特に有効である。

【0036】また、ロジウム(Rh)、ルテニウム(Ru)、ニッケル(Ni)、コバルト(Co)は、基板との親和性(密着性)に比較的優れた金属であるため、前記の透光層を形成しない場合に、特に有効である。例えば、透光層の代わりに、或いは、反射層の一部として反射層の内で最初に積層される層として、ロジウム(Rh)より成る膜厚約15Å程度の薄膜金属層を積層する等の方法を採用しても良い。例えば、このような構成によれば、ロジウム(Rh)は反射率が比較的高い金属であるため、鏡部全体の反射率を落すことなく、鏡部の剥離を防止する効果が得られる。

【0037】また、金(Au)は、赤色光に対して、アルミニウム(A1)よりも高い反射率を示すため、比較的長波長の光を発光する半導体発光素子の反射層を構成する金属として特に有効である。

【0038】また、ロジウム(Rh)、ルテニウム(Ru)、白金(Pt)、金(Au)、又はこれらの金属元素の内の少なくとも1種類以上を含んだ合金は、蒸着又はスパッタリングによる成膜時に、雰囲気ガスと化学結合し難いため、前記の透光層を成膜しなくとも反射率の高い鏡部を構成し得る。

【0039】また、前記の第13の手段により、即ち、分割線形成後に、透光層、及び／又は、反射層、及び／又は、耐蝕層より成る鏡部の各層を順次スパッタリング又は蒸着により成膜することにより、前記の分割線の形

成手順の問題（前記の問題点1）が解決できる。

【0040】また、透光層成膜後には、粘着シートの表面上の粘着材から不要なガスが揮発することが無くなる。これは、後から図6等を用いて詳述する様に、粘着材が露出していた粘着シートの表面が透光層成膜時に、蒸着、若しくは、スパッタリングにより透光層の形成材料で全面的に覆われてしまうためである。このため、粘着材のガスは揮発しなくなり、その後処理空間内に以前より残留している粘着材の揮発ガスを排気してしまえば、その後は粘着材のガスが蒸着又はスパッタされる金属と化学的に結合することも無くなる。従って、透光層の次に成膜される金属層（反射層）の、反射率は良好に維持される。

【0041】以上の理由により、鏡部（反射層）を形成する前に分割線（スクライブライン）を半導体ウエハの裏面（基板の裏側表面（ひょうめん））に入れることが容易となり、前記の分割線の形成手順の問題（前記の問題点1）が解消される。

【0042】尚、この透光層の膜厚は、5 nm以上、10 μm以下であれば良い。ただし、より望ましいこの膜厚の範囲は、材料の種類にも依存するものの、概ね15～150 nm程度であり、更により望ましくは20～300 nm程度が理想的である。この膜厚が薄過ぎると、粘着材が露出した粘着シートの表面が透光層成膜時に、十分には覆われなくなり、ガスの揮発の抑止効果が不足する。このため、反射層の金属が成膜過程でガスと化学反応し、このため、反射率が劣化すると同時に基板と鏡部との密着性も弱くなる。また、厚過ぎるとその厚さに応じて透光量が徐々に低下すると共に、成膜コスト（材料、成膜時間等のコスト）が必要以上に高くなる。

【0043】また、半導体ウエハを半導体発光素子単位に分割するブレーク工程を更に設けることにより、発光素子単位の製造・販売が可能となる。ただし、本工程は、省略することも可能である。例えば、半導体ウエハの購買者が、上記の半導体発光素子単位の分割（上記のブレーク工程）を実施しても良い。

【0044】尚、半導体結晶の成長基板には、サファイア、スピネル、シリコン、炭化シリコン、酸化亜鉛、リン化ガリウム、砒化ガリウム、酸化マグネシウム、酸化マンガン、酸化ガリウムチチウム（LiGaO₂）、硫化モリブデン（MoS）等の材料を用いることができる。

【0045】また、前記の分離溝の各種基板に対する深さは、分離溝の幅や、基板の種類、薄板化工程後の厚さ等にも依存するが、例えば、サファイアより発光素子の基板を構成する場合等には、基板の厚みに対する分離溝の深さは、概ね1/30～1/2程度で良い。ただし、より望ましくは、10%前後（5～15%）が理想的である。この分離溝が深過ぎると、これにより、分離溝形成工程、薄板化工程、スクライブ工程等の途中の製造工

程において生じ得る半導体ウエハの部分的な亀裂等の破損のために、発光素子を所望の形状に正確に分離できなくなる恐れが生じる。また、この分離溝が浅過ぎると、ブレーク工程において発光素子を分割することが困難となるか、又は、所望の形状に正確に分離できなくなる、と言う恐れが生じる。

【0046】尚、以上の作用・効果は、少なくともAl_xGa_yIn_{1-x-y}N（0≤x≤1, 0≤y≤1, 0≤x+y≤1）にて表される2元系、3元系、若しくは4元系の半導体から成る半導体層が積層されたLED等のIII族窒化物系化合物半導体発光素子一般に対して得ることができる。また、更に、III族元素の一部は、ボロン（B）、タリウム（Tl）で置き換えても良く、また、窒素（N）の一部、若しくは全部をリン（P）、砒素（As）、アンチモン（Sb）、又はビスマス（Bi）で置き換えても良い。

【0047】

【発明の実施の形態】以下、本発明を具体的な実施例に基づいて説明する。ただし、本発明は以下に示す実施例に限定されるものではない。

（第1実施例）図1は、本第1実施例に係わるIII族窒化物系化合物半導体発光素子100（以下、「半導体発光素子100」或いは、単に「素子100」等と言う場合がある。）の模式的な断面図である。本発光素子100は、図14に示した従来技術による半導体発光素子900と殆ど同じ構造をしているが、しかし、本発光素子100は、サファイアより成る基板11の裏面に形成された光反射用の鏡部10の構造に大きな特徴を有する。より具体的には、本第1実施例の半導体発光素子100の構造は、以下に示す通りである。

【0048】即ち、基板11は、略正方形に形成されている。この基板11の上には窒化アルミニウム（AlN）から成る膜厚約25nmのバッファ層12が設けられ、その上にシリコン（Si）ドープのGaNから成る膜厚約4.0 μmの高キャリア濃度n⁺層13（n型コンタクト層13）が形成されている。この高キャリア濃度n⁺層13（n型コンタクト層13）の上にSiドープのn型GaNから成る膜厚約0.5 μmのn型クラッド層14が形成されている。そして、n型クラッド層14の上に膜厚約35ÅのGaNから成るバリア層151と膜厚約35ÅのGao_xIno_{1-x}Nから成る井戸層152とが交互に積層された多重量子井戸（MQW）構造の発光層15が形成されている。バリア層151は6層、井戸層152は5層である。発光層15の上にはp型Al_{0.15}Gao_{0.85}Nから成る膜厚約50nmのp型クラッド層16が形成されている。さらに、p型クラッド層16の上にはp型GaNから成る膜厚約100 nmのp型コンタクト層17が形成されている。

【0049】又、p型コンタクト層17の上には金属蒸着による透光性の正電極18Aが、n⁺層13の上には負電極18Bが形成されている。透光性の正電極18A

は、p型コンタクト層17に接合する膜厚約15Åのコバルト(Co)と、Coに接合する膜厚約60Åの金(Au)とで構成されている。負電極18Bは膜厚約200Åのバナジウム(V)と、膜厚約1.8μmのアルミニウム(Al)又はAl合金で構成されている。正電極18A上の一には、CoもしくはNiとAu、Al、又は、それらの合金から成る膜厚約1.5μmの電極パッド20が形成されている。更に、基板11の裏面11b(図3)には、後から図8(若しくは図11)を用いて詳細にその積層構成・製法等が説明される様に、鏡部10が形成されている。

【0050】次に、この発光素子100の製造方法について説明する。上記発光素子100は、有機金属気相成長法(以下「MOVPE」と略す)による気相成長により製造された。用いられたガスは、アンモニア(NH₃)、キャリアガス(H₂, N₂)、トリメチルガリウム(Ga(CH₃)₃) (以下「TMG」と記す)、トリメチルアルミニウム(Al(CH₃)₃) (以下「TMA」と記す)、トリメチルインジウム(In(CH₃)₃) (以下「TMI」と記す)、シラン(SiH₄)とシクロペンタジエニルマグネシウム(Mg(C₅H₅)₂) (以下「CP₂Mg」と記す)である。まず、有機洗浄及び熱処理により洗浄したa面を正面とした単結晶の基板11をMOVPE装置の反応室に載置されたサセプタに装着する。次に、常圧でH₂を反応室に流しながら温度1100°Cで基板11をペーリングした。次に、基板11の温度を400°Cまで低下させて、H₂、NH₃及びTMAを供給してAlNのバッファ層12を約25nmの膜厚に形成した。

【0051】次に、基板11の温度を1150°Cに保持し、H₂、NH₃、TMG及びシランを供給し、膜厚約4.0μm、電子濃度2×10¹⁸/cm³のGaNから成る高キャリア濃度n⁺層13を形成した。次に、基板11の温度を1150°Cに保持し、N₂又はH₂、NH₃、TMG、TMA及びシランを供給して、膜厚約0.5μm、電子濃度1×10¹⁸/cm³のGaNから成るクラッド層14を形成した。上記のクラッド層14を形成した後、続いて、N₂又はH₂、NH₃及びTMGを供給して、膜厚約35ÅのGaNから成るバリア層151を形成した。次に、N₂又はH₂、NH₃、TMG及びTMIを供給して、膜厚約35ÅのGa_{0.8}In_{0.2}Nから成る井戸層152を形成した。さらに、バリア層151と井戸層152を同一条件で4周期形成し、その上にGaNから成るバリア層151を形成した。このようにして5周期のMQW構造の発光層15を形成した。

【0052】次に、基板11の温度を1100°Cに保持し、N₂又はH₂、NH₃、TMG、TMA及びCP₂Mgを供給して、膜厚約50nm、マグネシウム(Mg)をドープしたp型Al_{0.15}Ga_{0.85}Nから成るクラッド層16を形成した。次に、基板11の温度を1100°Cに保持し、N₂又はH₂、NH₃、TMG及びCP₂Mgを供給して、膜厚約100nm、Mgをドープしたp型GaNから成るコンタクト層17を形成した。次に、コンタクト層17の上にエッチングマスクを形成し、所定領域のマスクを除去して、マスクで覆われていない部分

のコンタクト層17、クラッド層16、発光層15、クラッド層14、n⁺層13の一部を塩素を含むガスによる反応性イオンエッチングによりエッチングして、n⁺層13の表面を露出させた。次に、以下の手順で、n⁺層13に対する電極18Bと、コンタクト層17に対する透光性の電極18Aとを形成した。

【0053】(1) フォトレジストを塗布し、フォトリソグラフィによりn⁺層13の露出面上の所定領域に窓を形成して、10⁻⁶Torrオーダ以下の中真空に排気した後、膜厚約200Åのバナジウム(V)と膜厚約1.8μmのAlを蒸着した。次に、フォトレジストを除去する。これによりn⁺層13の露出面上に電極18Bが形成される。

(2) 次に、表面上にフォトレジストを一様に塗布して、フォトリソグラフィにより、コンタクト層17の上の電極形成部分のフォトレジストを除去して、窓部を形成する。

(3) 蒸着装置にて、フォトレジスト及び露出させたコンタクト層17上に、10⁻⁶Torrオーダ以下の中真空に排気した後、膜厚約15ÅのCoを成膜し、このCo上に膜厚約60ÅのAuを成膜する。

【0054】(4) 次に、試料を蒸着装置から取り出し、リフトオフ法によりフォトレジスト上に堆積したCo、Auを除去し、コンタクト層17上に透光性の電極18Aを形成する。

(5) 次に、透光性の電極18A上の一にポンディング用の電極パッド20を形成するために、フォトレジストを一様に塗布して、その電極パッド20の形成部分のフォトレジストに窓を開ける。次に、CoもしくはNiとAu、Al、又は、それらの合金を膜厚1.5μm程度に、蒸着により成膜させ、(4)の工程と同様に、リフトオフ法により、フォトレジスト上に堆積したCoもしくはNiとAu、Al、又はそれらの合金から成る膜を除去して、電極パッド20を形成する。

(6) その後、試料雰囲気を真空ポンプで排気し、O₂ガスを供給して圧力3Paとし、その状態で雰囲気温度を約550°Cにして、3分程度、加熱し、コンタクト層17、クラッド層16をp型低抵抗化すると共にコンタクト層17と電極18Aとの合金化処理、n⁺層13と電極18Bとの合金化処理を行った。このようにして、鏡部10のない半導体ウェハ200が形成される。

【0055】以下、図2～図8を用いて、鏡部10の形成方法と半導体発光素子100の分離方法について説明する。図2は、本第1実施例の分離構成工程を説明する半導体ウェハ200の模式的な断面図である。まず、本図2に示すように、ブレード40を用いて基板11に達する程度の深さに半導体ウェハ200をダイシングし、分離溝21を形成する(分離構成工程)。この分離溝の基板に対する深さ(基板上面からの深さ)は、約6μm～15μm程度で良い。本実施例においては、約10μm程度とした。

【0056】次に、研磨盤を用いて、図2の半導体ウエハ200の基板11の下面11bを研磨し、基板11を薄板化する（薄板化工程）。これにより、図3に示す断面構成、及び図4に示す平面構成が得られる。即ち、この状態を、基板11の下面11b側から見ると、図4に示す様に、分離溝21の部分が最も薄肉であるので、分離溝21を視覚的に認識することができる。ただし、図3、図4は、それぞれ本実施例の半導体ウエハ200の薄板化工程終了後の模式的な断面図、及び、基板側（下面11b）から見た模式的な平面図である。

【0057】次に、電極が形成されている面に、ステンレス製の支持リング60にて支持されている粘着シート24を貼着し、図5、及び図6（a）に示す構成を得る（貼り付け工程）。ただし、図5は、本第1実施例の本貼り付け工程後の粘着シート24を有する半導体ウエハ200（以下、「半導体ウエハ201」と言う。）の模式的な断面図であり、図6は、本貼り付け工程、及びその後のスクライブ工程を説明する、基板側から見た半導体ウエハ201の模式的な平面図である。

【0058】次に、基板11の下面11b側を分離溝21に沿ってスクライバを用いてスクライビングし、分割線（スクライブライン）25を形成する（スクライブ工程：図6（b））。この分割線形成後の断面構成を示せば、図7のようになる。即ち、図7は、本第1実施例の半導体ウエハ201のスクライブ工程後の断面形状を示す模式的な断面図である。

【0059】次に、以下のスパッタリング実施条件に従って、基板11の下面11b上に、透光層101、反射層102、及び耐熱層103をそれぞれ順次積層することにより鏡部10を形成する。

（スパッタリング実施条件）

（1）透光層101（膜厚約30nmのAl₂O₃層）

（a）スパッタリング方式：RFスパッタ（100W）

（b）スパッタ装置の処理空間内の到達真空度： 2×10^{-4} Pa

（c）加圧に使用する不活性ガスのガス圧： 4×10^{-1} Pa (Arガス)

（2）反射層102（膜厚約300nmのAl層）

（a）スパッタリング方式：DCスパッタ（200m

A, 380V）

（b）スパッタ装置の処理空間内の到達真空度： 2×10^{-4} Pa

（c）加圧に使用する不活性ガスのガス圧： 4×10^{-1} Pa (Arガス)

（3）耐熱層103（膜厚約100nmのAl₂O₃層）

（a）スパッタリング方式：RFスパッタ（100W）

（b）スパッタ装置の処理空間内の到達真空度： 2×10^{-4} Pa

（c）加圧に使用する不活性ガスのガス圧： 4×10^{-1} Pa

Pa (Arガス)

【0060】以上の様にして、図8に示される鏡部10が形成される（鏡部成膜工程）。即ち、図8は、本第1実施例の半導体ウエハ201の鏡部成膜工程後の断面形状を示す模式的な断面図である。次に、ブレーキング装置により分割線付近に荷重を作用させて、ウエハをチップに分離し、図1の構成を得る（ブレーク工程）。

【0061】上記に示すように、基板11下面に鏡部10を形成することにより、反射層102の反射率の劣化が抑制できるため、発光層15より出力される光を効果的に反射できる（高光度化）。例えば、上記の様に本発明に基づいて製造された発光素子100は、基板の裏面に鏡部を有しない従来の半導体発光素子と比べて、約130%の光度を示した。また、鏡部10は基板11の下面11bから剥離する恐れがない（長寿命化）。

【0062】図9は、本第1実施例における半導体ウエハ201から、上記のブレーキングにより分離したIII族窒化物系化合物半導体発光素子100の長時間連続通電テストにおけるテスト結果を示す表である。ただし、光度維持率（%）とは、発光素子の初期の光度に対する連続通電後の光度の比率（百分率）を示すものである。この表に示されるように、長時間連続通電後も、本発明に基づいて製造された発光素子100は、鏡部10により、従来の構造の鏡部90を有する発光素子900よりも光を効果的に反射して、高い発光強度を示すことが判る。

【0063】尚、透過層101、反射層102、及び耐熱層103の形成は、上記のブレーク工程後に実施しても良い。

【0064】（第2実施例）その他の製造方法として、本第2実施例では、半導体ウエハ300（図4）より、図1に示す構成（断面形状）を有するIII族窒化物系化合物半導体発光素子100を得るまでの各工程について説明する。

【0065】本第2実施例の薄板化工程終了後の基板側（11b）から見た半導体ウエハ300の模式的な平面図を図4に示す。この薄板化工程終了後の半導体ウエハ300は、上記の第1実施例の薄板化工程終了後の半導体ウエハ200（図4）と同じものである。

【0066】その後、半導体ウエハ300をアセトン又はIPA等により、有機洗浄し、基板の表面温度を約150°Cにまで、昇温する。次に、図10に示す様に、マスク工程を実施する。図10は、本第2実施例のマスク工程及び鏡部成膜工程を説明する半導体ウエハ300と外付けマスク70の模式的な平面図（a），（b）及び、模式的な断面図（c）である。本半導体ウエハ300から分離可能なIII族窒化物系化合物半導体発光素子100の平面図上の形状は、その一边（L1）が約330μmの略正方形である（図10（a））。

【0067】また、外付けマスク70はステンレスによ

り、図10(b)に示す様な格子型の網状に形成されており、この外付けマスク70によりマスクされるストライプ幅D2は、分離溝21のストライプ幅L2の約3倍に設定されている。外付けマスク70は、図10(c)に示す様に、基板11の底面11bに対して略平行に、かつ、外付けマスク70のストライプ幅D2の中心線が、分離溝21のストライプ幅L2の中心線と略一致する様に配置される(マスク工程)。

【0068】尚、基板11の底面11bと、外付けマスク70との間隔は、その後順次積層される鏡部10の厚さや、その材料等に応じて決定すれば良い。また、その間隔は、約 $0\text{ }\mu\text{m}$ としても良い。また、上記の昇温は、外付けマスク70に対する通電によって外付けマスク70を加熱することにより実施しても良い。また、上記の昇温は、必ずしも実施しなくとも良い。

【0069】図11に、上記のマスキングに基づいて実施した鏡部成膜工程後の半導体ウエハ300の模式的な断面図を示す。多層構造の反射層1020は、膜厚約 900 \AA のAg層102aと、膜厚約 3000 \AA のNi/Mo層102bと、膜厚約 3000 \AA のAu層102cとから構成されている。これらの金属層の成膜は、エレクトロニンビーム蒸着により実施することができる。その後、耐蝕層103を上記のマスキングに基づいて、第1実施例と略同様の条件で形成した。ただし、本第2実施例における耐蝕層103は、必ずしも形成しなくとも良い。

【0070】この様な構成によても、通常、反射層の反射率は膜厚が約 $800\sim1000\text{ \AA}$ 程度で飽和するため十分に高い反射率が得られ、尚且つ、高い耐蝕性をも同時に確保することができる。即ち、例えば、この様に鏡部10を構成することによっても、第1実施例の場合と同等レベルの高い反射率と耐蝕性を得ることができる。

【0071】その後、第1実施例と同様の貼り付け工程を実施することにより、図12に模式的に示す、粘着シート24を有する半導体ウエハ301の断面構成を得る。その後、第1実施例と同様のスクライプ工程を実施することにより、図13に模式的に示す、分割線25を有する半導体ウエハ301の断面構成を得る。

【0072】次に、ブレーキング装置により分割線付近に荷重を作用させて、ウエハをチップに分離し、図1の構成を得る(ブレーク工程)。

【0073】以上に示すように、基板11下面に鏡部10を形成することにより、反射層1020(特に、光を反射する主たる層102a)の反射率の劣化が抑制できるため、発光層1.5より出力される光を効果的に反射できる(高光度化)。

【0074】また、鏡部10は分割線(スクライブライン)の設定予定領域には積層(成膜)されないので、半導体ウエハ301では、スクライブ工程において鏡部1

0側から分離溝21を視覚的に容易に認識できる。よって、半導体ウエハ301では、基板11の下面に鏡部10を形成した後のスクライビングが容易となり、更に、この分割線によりその後の素子100の分割が容易に行える。

【0075】また、第2実施例においては、鏡部成膜工程においては、まだ粘着シートが使用されていないため、この段階で半導体ウエハ300を洗浄したり、加熱したりすることが可能である。また、成膜時にも粘着シートがないため不要なガスが揮発しないので、基板面に透光層101を成膜しなくとも反射率や密着性の高い鏡部を形成することができる。

【0076】また、多層構造の反射層1020の代わりに、例えば、膜厚 1000 \AA 程度のロジウム(Rh)よりもなる金属層を形成しても良い。Rhは、基板との密着性に優れており、また、耐蝕性や反射率も比較的高いため、この様な金属層によても高い密着性と反射率を同時に確保することができる。

【0077】また、外付けマスクを厚さが $20\text{ }\mu\text{m}$ 以上、 $500\text{ }\mu\text{m}$ 以下のステンレスより形成することにより、上記の外付けマスクを作成することができる。ただし、この厚さの範囲は、より望ましくは、約 $30\sim300\text{ }\mu\text{m}$ 程度であり、更により望ましくは、 $50\text{ }\mu\text{m}$ 前後(約 $30\sim100\text{ }\mu\text{m}$ 程度)が理想的である。この厚さが薄過ぎるとこの外付けマスクの再利用が不能となったり、破損し易くなったりして、望ましくない。また、この厚さが厚過ぎるとマスクするべき領域の縁の境界線周辺での鏡部の膜厚にバラツキが生じ易くなり、正確なマスクができなくなる。

【0078】また、外付けマスクがマスクするストライプ幅は、分離溝の幅の概ね1倍以上、10倍以下程度が良い。分離溝の幅に対するこのストライプ幅の比の範囲は、分離溝の幅の絶対値にもよるが、望ましくは、およそ2倍から5倍程度であり、更により望ましくは、3倍前後が理想的である。この幅が広過ぎると、鏡部の有効面積が狭くなり、反射光の光量が低下する。また、この幅が狭過ぎると、極めて高度なマスクの位置付け精度が要求されると同時に、鏡部成膜後、スクライビングカッターの位置合わせを行う際に分離溝を視覚的に認識することが難しくなる。

【0079】尚、上記の各実施例においては、発光素子100の発光層15はMQW構造としたが、SQCWやGa_{0.8}In_{0.2}N等から成る単層、その他、任意の混晶比の4元、3元系のAlGaInNとしても良い。又、p型不純物としてMgを用いたがベリリウム(Be)、亜鉛(Zn)等の2族元素を用いることができる。又、本発明はLEDやLDの発光素子に利用可能であると共に受光素子にも利用することができる。

【図面の簡単な説明】

【図1】本発明の各実施例に係わるIII族窒化物系化合

物半導体発光素子 100 の模式的な断面図。

【図 2】本発明の第 1 及び第 2 実施例の分離溝形成工程を説明する半導体ウエハ 200 の模式的な断面図。

【図 3】本発明の第 1 及び第 2 実施例の薄板化工程を説明する半導体ウエハ 200 の模式的な断面図。

【図 4】本発明の第 1 及び第 2 実施例の薄板化工程終了後の基板側 (11b) から見た半導体ウエハ 200 又は 300 の模式的な平面図。

【図 5】本発明の第 1 実施例の貼り付け工程を説明する半導体ウエハ 201 の模式的な断面図。

【図 6】本発明の第 1 実施例の貼り付け工程及びスクライプ工程を説明する、基板側から見た半導体ウエハ 201 の模式的な平面図。

【図 7】本発明の第 1 実施例のスクライプ工程を説明する半導体ウエハ 201 の模式的な断面図。

【図 8】本発明の第 1 実施例の鏡部成膜工程を説明する半導体ウエハ 201 の模式的な断面図。

【図 9】本発明の第 1 実施例における半導体ウエハ 201 から、ブレーキングにより分離した III 族窒化物系化合物半導体発光素子 100 のテスト結果を示す表。

【図 10】本発明の第 2 実施例のマスク工程及び鏡部成膜工程を説明する半導体ウエハ 300 の模式的な平面図 (a), (b) 及び、模式的な断面図 (c)。

【図 11】本発明の第 2 実施例の鏡部成膜工程を説明する半導体ウエハ 300 の模式的な断面図。

【図 12】本発明の第 2 実施例の貼り付け工程を説明する半導体ウエハ 301 の模式的な断面図。

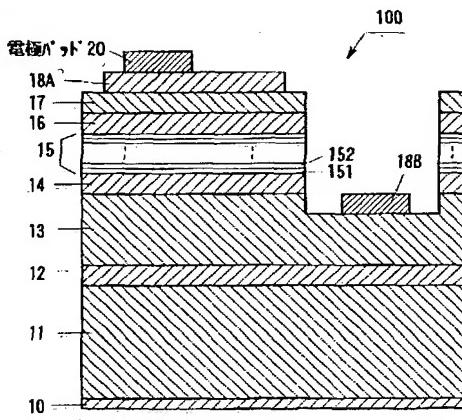
【図 13】本発明の第 2 実施例のスクライプ工程を説明する半導体ウエハ 301 の模式的な断面図。

【図 14】従来技術による III 族窒化物系化合物半導体発光素子 900 の模式的な断面図。

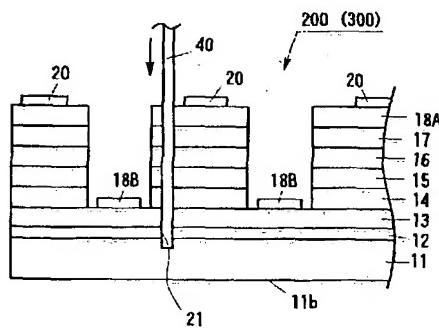
【符号の説明】

| | |
|--------------------|-----------------------------|
| 100 | … LED (III 族窒化物系化合物半導体発光素子) |
| 200, 201, 300, 301 | … 半導体ウエハ |
| 11 | … 基板 |
| 10 12 | … パシフア層 |
| 13 | … n 型コンタクト層 |
| 14 | … n 型クラッド層 |
| 15 | … 発光層 (MQW 発光層) |
| 16 | … p 型クラッド層 |
| 17 | … p 型コンタクト層 |
| 18A | … 正電極金属層 |
| 18B | … 負電極金属層 |
| 10 | … 鏡部 |
| 101 | … 透光層 |
| 20 102 | … 反射層 |
| 103 | … 耐蝕層 |
| 21 | … 分離溝 |
| 24 | … 粘着シート |
| 25 | … 分割線 (スクライブライン) |
| 40 | … ブレード (ダイシング・カッター) |
| 70 | … 外付けマスク |

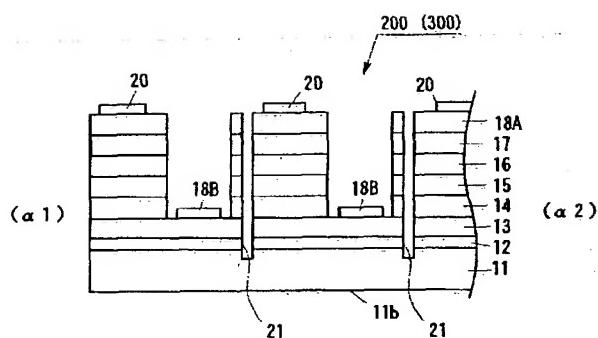
【図 1】



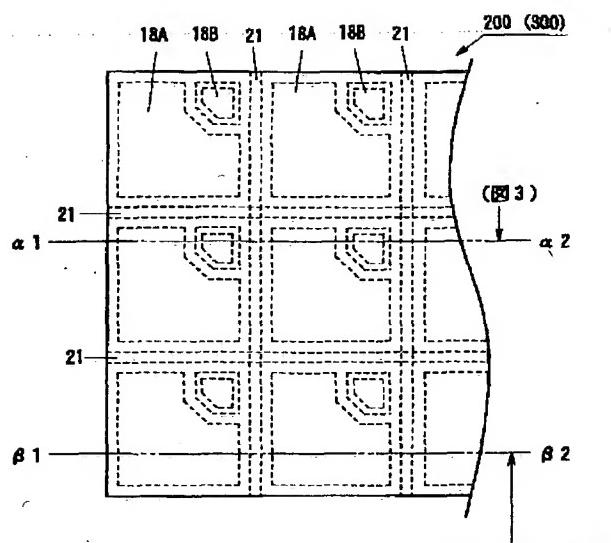
【図 2】



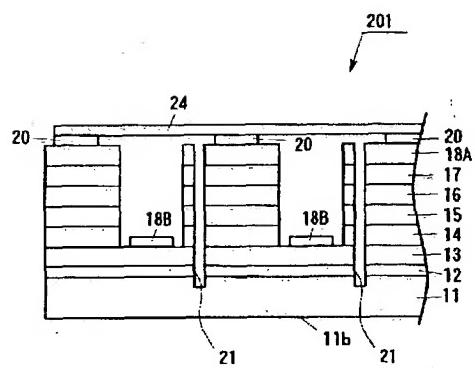
【図3】



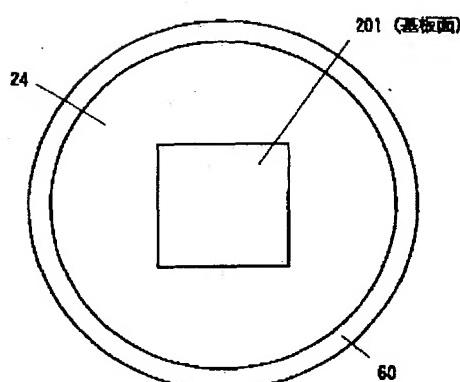
【図4】



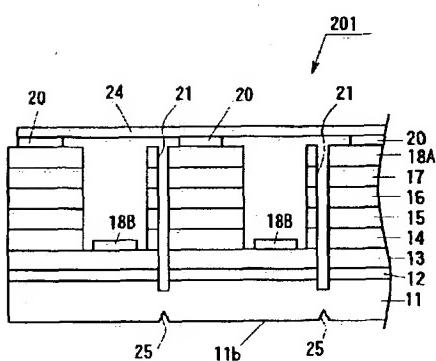
【図5】



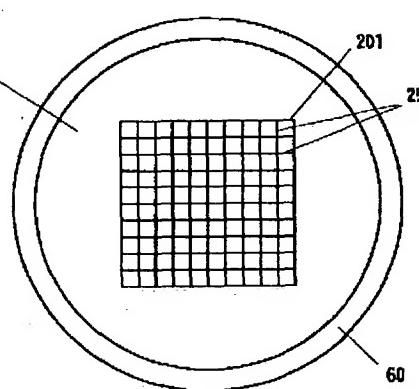
【図6】



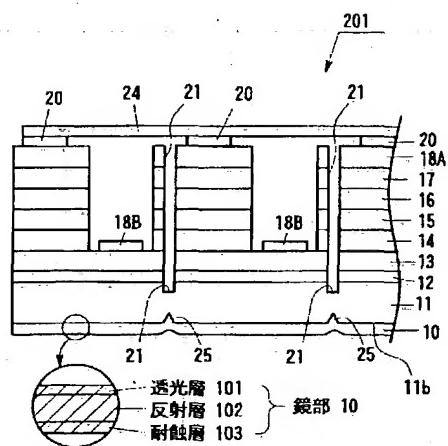
【図7】



(b)



【図 8】

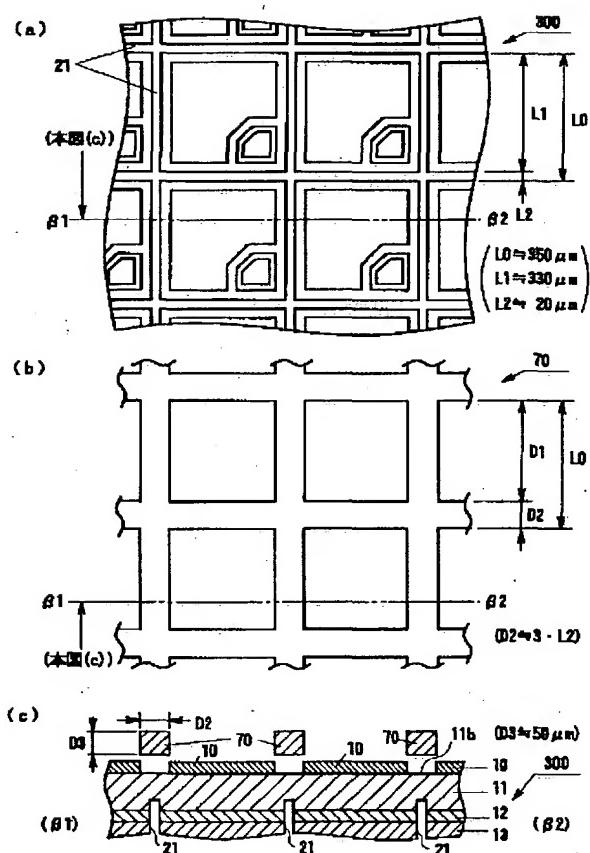


【図 9】

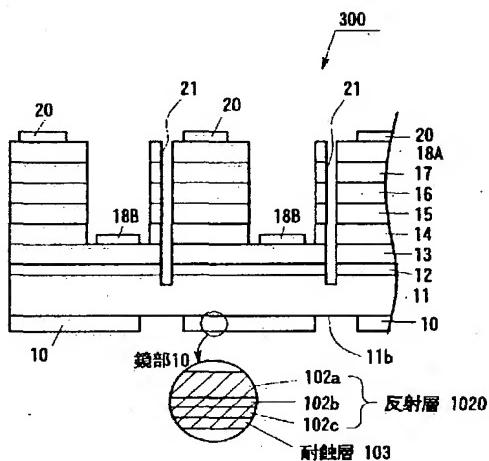
【光度維持率(%)の測定結果】

| 条件設定項目 | 光度維持テスト実施条件 | |
|----------|------------------------|------------------------|
| | 条件 1 | 条件 2 |
| 連続通電時間 | 500 [hr] | 500 [hr] |
| 通電量(電流値) | 30 [mA] | 30 [mA] |
| 温度 | 25 [°C] | 100 [°C] |
| 光度維持率 | 発光素子 100 90~100 (%) | 発光素子 900 90~100 (%) |
| | 発光素子 900 65~75 (%) | 発光素子 900 60~70 (%) |

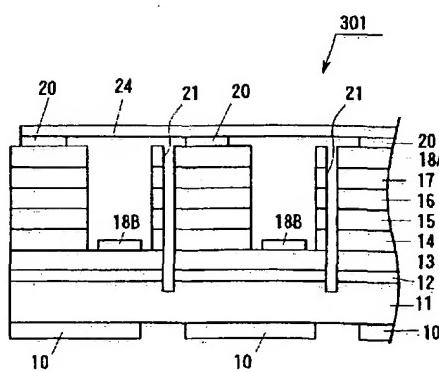
【図 10】



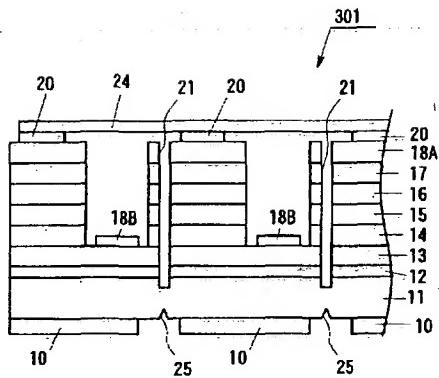
【図 11】



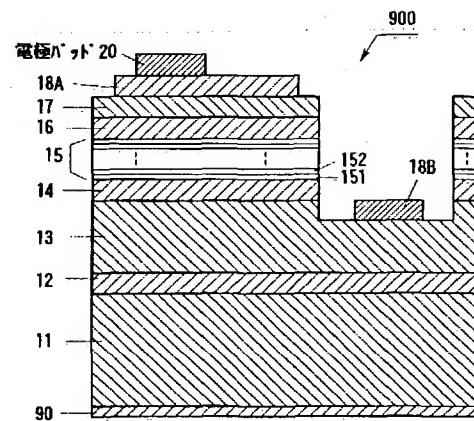
【図 12】



【図13】



【図14】



フロントページの続き

(72)発明者 長坂 尚久

愛知県西春日井郡春日町大字落合字長畑1
番地 豊田合成株式会社内

(72)発明者 橋村 昌樹

愛知県西春日井郡春日町大字落合字長畑1
番地 豊田合成株式会社内

(72)発明者 平野 敦雄

愛知県西春日井郡春日町大字落合字長畑1
番地 豊田合成株式会社内

(72)発明者 只野 博

愛知県愛知郡長久手町大字長湫字横道41番
地の1 株式会社豊田中央研究所内

(72)発明者 加地 徹

愛知県愛知郡長久手町大字長湫字横道41番
地の1 株式会社豊田中央研究所内

(72)発明者 細川 秀記

愛知県愛知郡長久手町大字長湫字横道41番
地の1 株式会社豊田中央研究所内

F ターム(参考) 5F041 AA04 AA06 CA40 CA75 CA76

CB15 EE23